

半導体とコンピュータとの ハーモニックイノベーションと その産業化ロードマップ

日時：2017年3月14日(火) 13:00 ~ 18:00

場所：パシフィコ横浜 301 会議室

世界各極との議論をベースに、人間 / 機械系のシームレス
新共生社会を切り開く、半導体デバイスとコンピュータアーキ
テクチャとのハーモニックイノベーションのトレンドとその産業化
ロードマップ(2016-2030年)を考えます。

SDRJ (System Device Roadmap committee of Japan) 委員会
<https://annex.jsap.or.jp/silicon/shousai/SDRJ.htm>

SDRJ へのご参画はこちらから



<https://annex.jsap.or.jp/silicon/shousai/SDRJmousikomi.doc>

講演者(プログラム順、敬称略) / 講演タイトル

- ◆ 林喜宏(ルネサスエレクトロニクス)
半導体技術ロードマップ(ITRS)から、システムデバイスロードマップ(IRDS)へ
- ◆ 松岡聡(東京工業大学)
Application Benchmark
- ◆ 福崎勇三(ソニーセミコンダクタソリューションズ)
ムーアの法則の延伸 ~二次元スケーリングの終焉と三次元スケーリング時代の幕開け~
- ◆ 品田高宏(東北大学)
ITRS エマージングデバイス(ERD)レビュー~ IRDS へ繋ぐ~
- ◆ 真白すぴか(東京エレクトロン)
Factory Integration & ESH
- ◆ 招待講演: 尾崎裕司(ソニーセミコンダクタソリューションズ)
半導体実装技術の動向(JJTR / JEITA)
- ◆ 石内秀美(EIDEC)
先端リソグラフィーの技術動向
- ◆ 瀬島幸一(ソニーセミコンダクタソリューションズ)
次世代デバイスにおけるメトロロジーへの要求とソリューション
- ◆ 嵯峨幸一郎(ソニーセミコンダクタソリューションズ)
デバイス・プロセスの多様化に求められる汚染・欠陥の計測と管理